

Primera prueba de evaluación continua, contenidos:

Tema 1: Conceptos generales que allí se describen

Tema 2: Cualquier cuestión teórica o práctica relacionada.

Diseño de sistemas digitales: unidad de datos y control

Cartas ASM

Descripción en Verilog de registros, de unidades de datos y de control.

Técnicas de interconexión mediante buses.

Tema3: Cualquier cuestión teórica o práctica relacionada.

Manejo de la arquitectura de CS1, CS2 y CS2010

Descomposición de instrucciones en microoperaciones

Resolución de problemas mediante programación en ensamblador

Formatos de instrucción, modos de direccionamiento, uso de la pila.