



## **Objetivo**

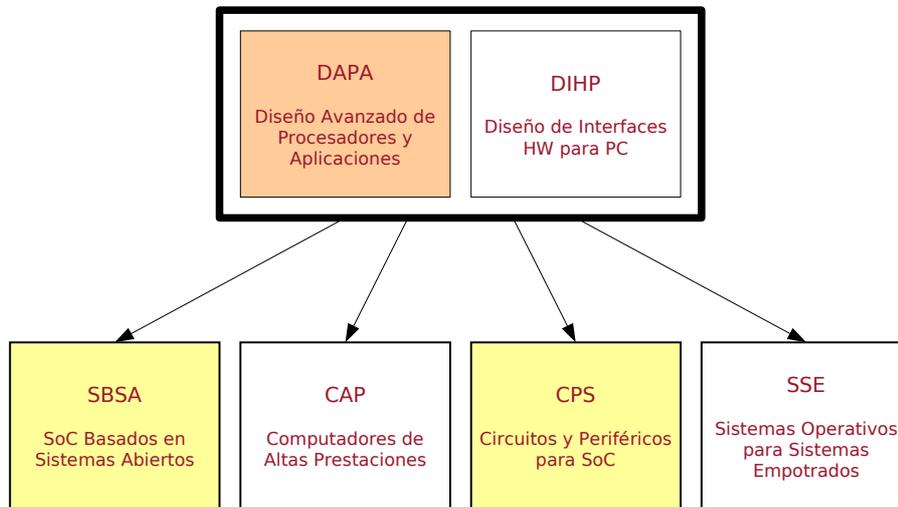
---

Aprender a diseñar, implementar y verificar un microprocesadores específico sobre plataforma FPGA para aplicaciones empotradas.

Introducir el diseño de circuitos y sistemas digitales.

## Contexto

---



## Objetivo

---

- ◆ Plan A
  - ◆ Diseño de un microprocesador adecuado para sistemas empotrados
- ◆ Plan B
  - ◆ Trabajo práctico personalizado

## Temario

---

**Bloque 1: Introducción a los sistemas empotrados**

**Bloque 2: Diseño de circuitos digitales**

**Bloque 3: Sistemas digitales y procesadores**

**Bloque 4: Proyecto práctico**

UNIVERSIDAD DE SEVILLA

## Organización Docente

---

- ◆ Clases teóricas (10-P, 20-NP)
  - ◆ Exposición de conceptos
  - ◆ Preparación de tareas
- ◆ Clases prácticas (16-P, 64-NP)
  - ◆ Revisión de módulos prácticos
- ◆ Trabajo práctico
  - ◆ Individual o en grupos (2-3 personas)

UNIVERSIDAD DE SEVILLA

## Evaluación

---

- ◆ Pruebas tipo test sobre conceptos de la teoría (2-3 pruebas)
- ◆ Pruebas prácticas de diseño de circuitos (2 pruebas)
- ◆ Proyecto
- ◆ Evaluación
  - ◆ Teoría: 25%
  - ◆ Prueba práctica: 25%
  - ◆ Proyecto: 50%

## Recursos Docentes

---

- ◆ Aula informática: G0.32
- ◆ ISE Design Suite de Xilinx
- ◆ Placas de desarrollo FPGA
- ◆ Página web:
  - ◆ [www.dte.us.es/docencia/master/micr/dapa](http://www.dte.us.es/docencia/master/micr/dapa)