

Bibliografía detallada

Sistemas Digitales:

Conviene repasar los circuitos secuenciales y subsistemas secuenciales (temas 6 y 7 respectivamente). Para ello se recomienda [MOLI 04]

En general [BAEN 97] se ajusta bien al tema.

En los apartados 8 del tema 2 de [SHIV 00] muestra el lenguaje o nivel RT de forma similar a la presentada en clase.

En el capítulo 11 de [LLOR 01] se trata cartas ASM, diseño y lenguaje RTL, aunque éste último tiene un formato diferente al presentado en clase.

Computador Simple:

En general [BAEN 97] se ajusta bien al tema. Pueden verse otro microcomputador simple en capítulos 4 y 5 de [SHIV 00]

Memorias:

Desde los apartados 1 a 4 del capítulo 10 de [WAKE 01] se tratan las estructura externas, internas y temporización de las ROM, RAM estática, SSRAM y DRAM. Otros dispositivos como EPROM, EEPROM, FLASH se pueden encontrar desde los apartados 1-8 del capítulo 9 de [KARR 05]. El tema 3 de [ANAS 04] cubre bien los objetivos del tema, desde el estudio de los dispositivos hasta los mapas de memoria. Otra referencia avanzada para dispositivos de memoria es [HARA 00]

MC68000:

Capítulos 4,5 y 6 de [GARC 93], capítulos 2,3 y 5 de [SEPT 95] y 13,14,15 de [CERR 01].

Referencias:

[ANAS 04]

Pedro de Miguel Anasagasti. Fundamentos de los computadores. 9ª Edición. Thomson. Biblioteca de la ETSII.

[BAEN 97]

Carmen Baena, José Ignacio Escudero, Isabel M. Gómez, Manuel Valencia. Circuitos y Sistemas Digitales. Parte 4: Sistemas Digitales. Servicio de Publicaciones del Departamento de Tecnología Electrónica. Universidad de Sevilla. Copistería de la ETSII.

[CERR 01]

C. Cerrada y otros. Fundamentos de estructura y tecnología de computadores. Ed. Centro de Estudios Ramón Areces, S.A., 2001. Biblioteca ETSII.

[GARC 93]

Antonio García y Enrique Fenoll. Sistemas Digitales. Ingeniería de los microprocesadores 68000. Editorial Centro de estudios Ramón Areces. Biblioteca Genral, Biblioteca EUP o biblioteca ingenieros.

[HARA 00]

Haraszti, Tegze P. CMOS Memory Circuits. Kluwer Academic Publishers. 2000. Recurso e-brary de la USE.

[HAYE 96]

John P. Hayes. Introducción al diseño lógico digital. Addison-Wesley iberoamericana. Biblioteca de ETSII.

[KARR 05]

Karris, Steven. Digital Circuit Analysis and Design. Orchard Publications. 2005. Recurso e-brary de la USE.

[LLOR 03]

Antonio Lloris y otros. Sistemas Digitales. McGraw Hill 2003. Biblioteca ETSII.

[MOLI 04]

Alberto Molina, Sergio Díaz, José I. Escudero. Estructura y Tecnología de Computadores. Editorial Panella. 2004. Biblioteca de la ETSII.

[SEPT 95]

Julio Septián et all. La familia del MC68000. Lenguaje ensamblador: conexión y programación de interfaces. Editorial Síntesis. Biblioteca ETSII.

[SHIV 00]

Shiva, Saijan G. Computer Design Architecture. Third edition. Marcel Dekker Incorporated. Recurso e-brary de la USE.

[WAKE 01]

John Wakerley. Diseño Digital. Principios y prácticas 3ª edición. Prentice Hall. Biblioteca politécnica e ingenieros.