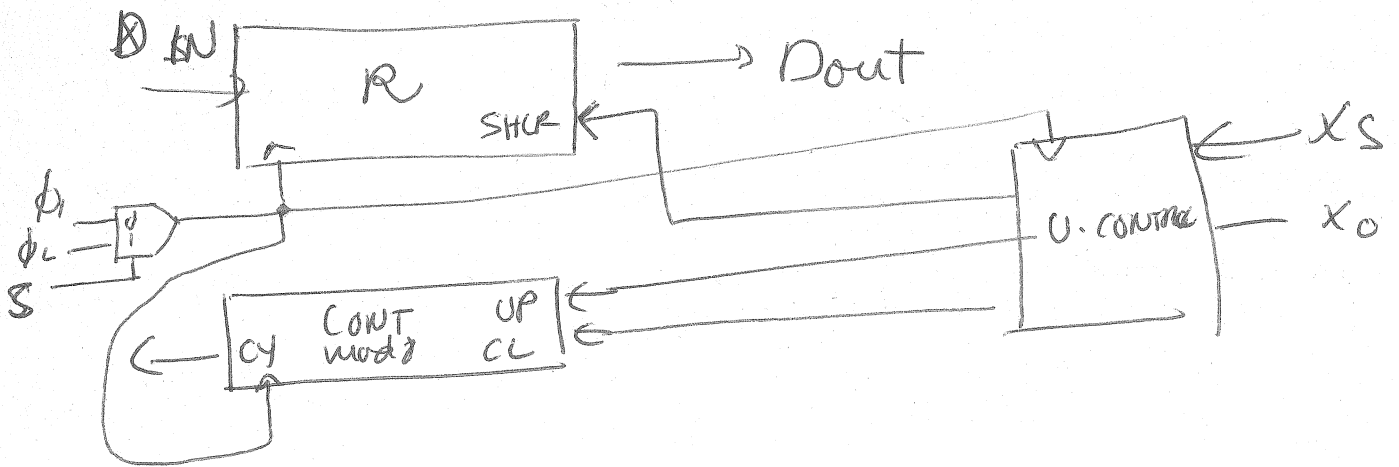
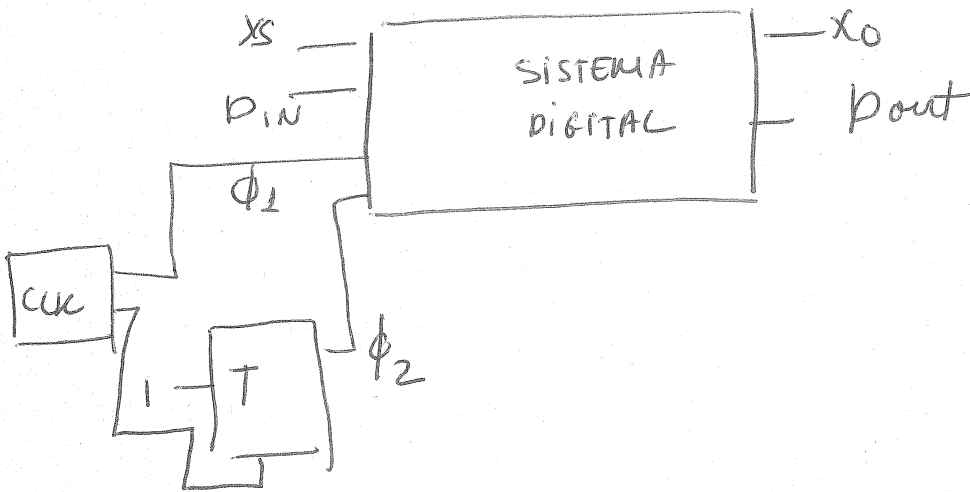
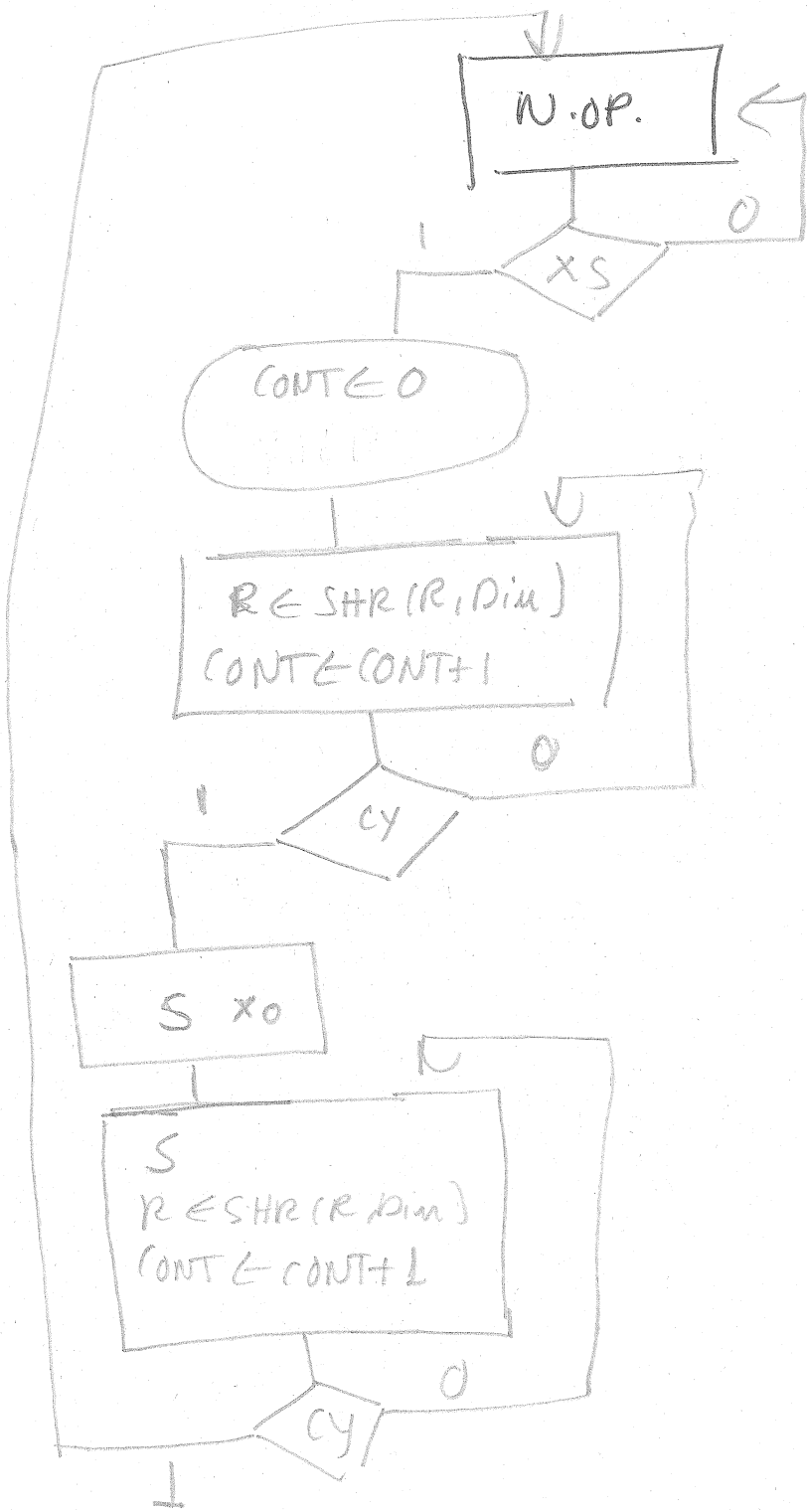


# Probleme 23

# Probleme 25

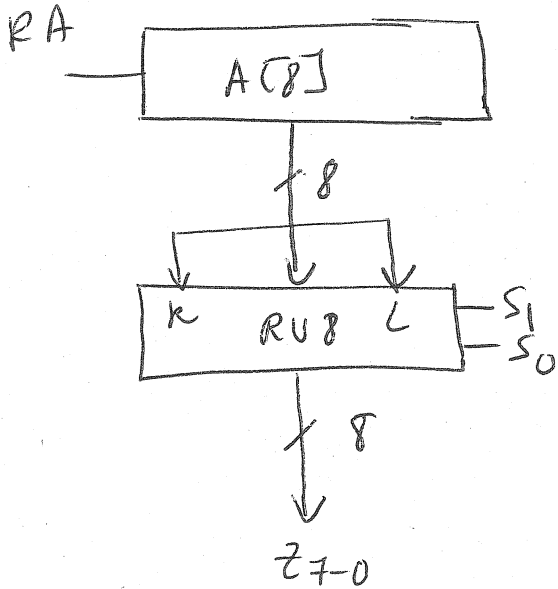




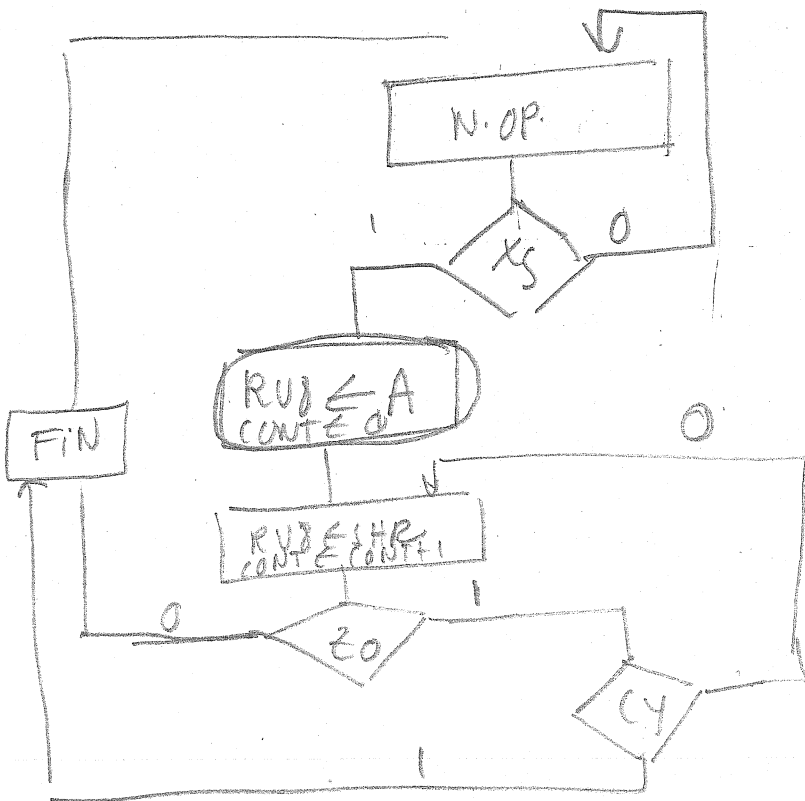
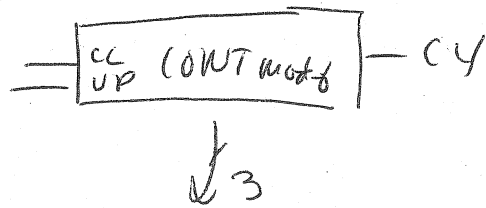
1<sup>a</sup> dato 1

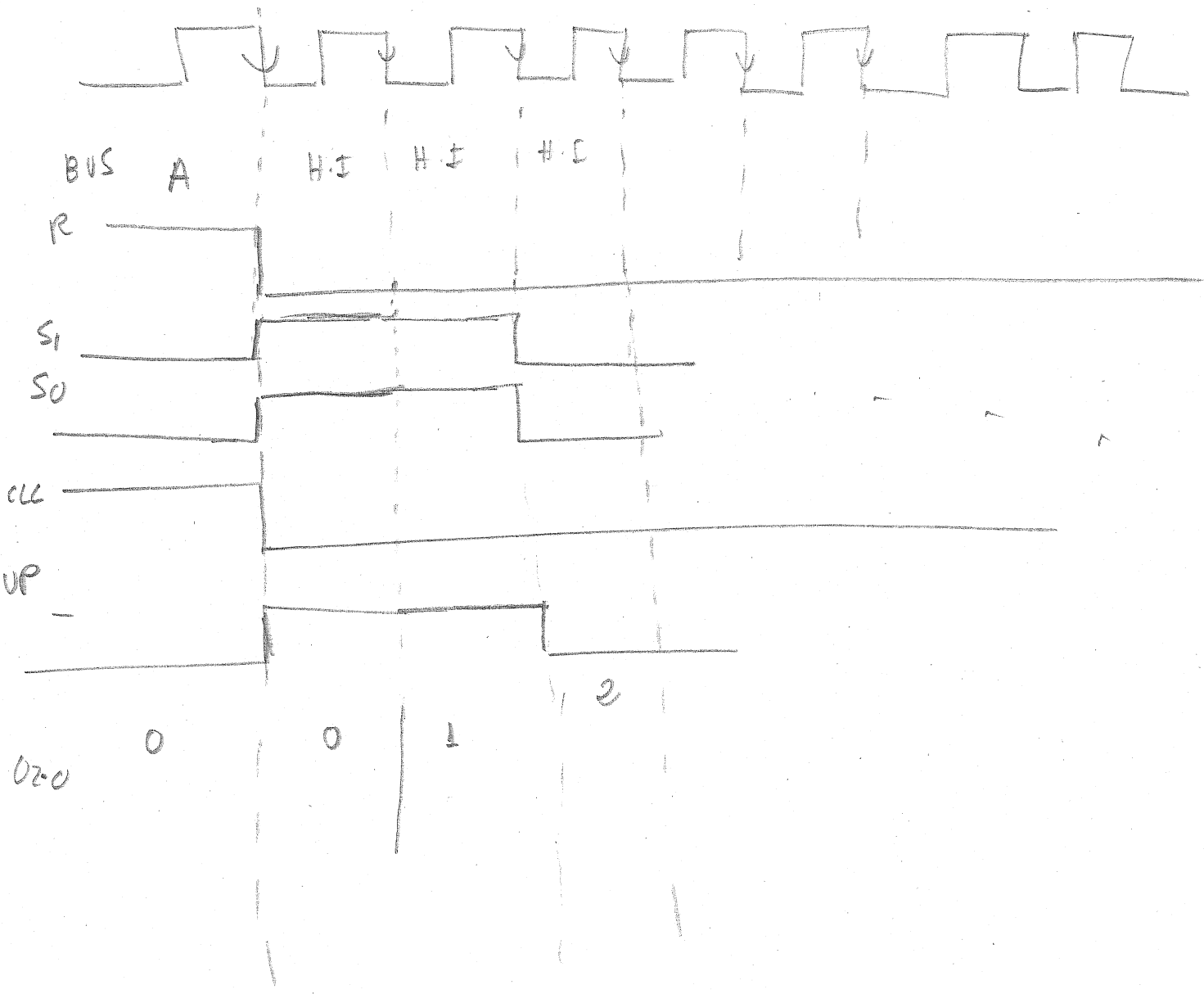
7<sup>a</sup> dato 7

# Problema 28



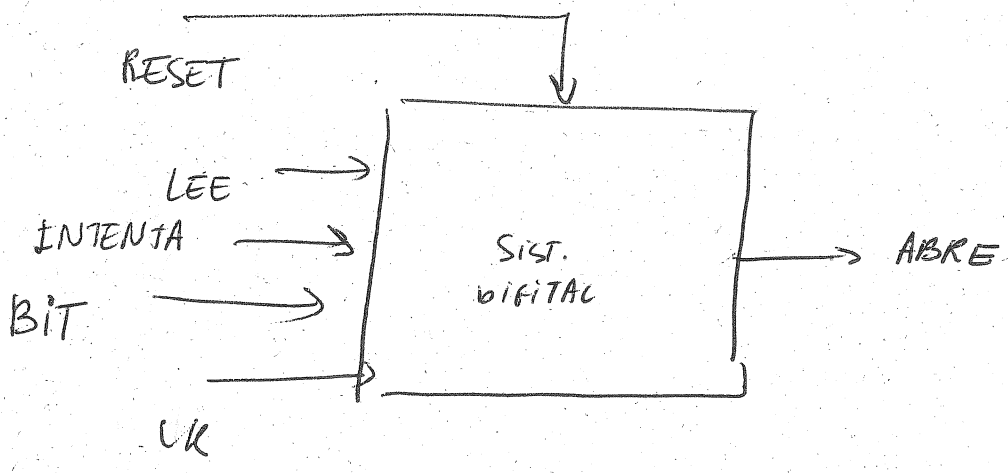
| S1 | S0 | Operation    |
|----|----|--------------|
| 00 |    | $R \oplus L$ |
| 01 |    | $R \oplus L$ |
| 10 |    | $R \ll L$    |
| 11 |    | $R \gg L$    |





31

Cerradura electrónica que se abre mediante una combinación adecuada de 8 bits. La combinación almacenada en el sistema.



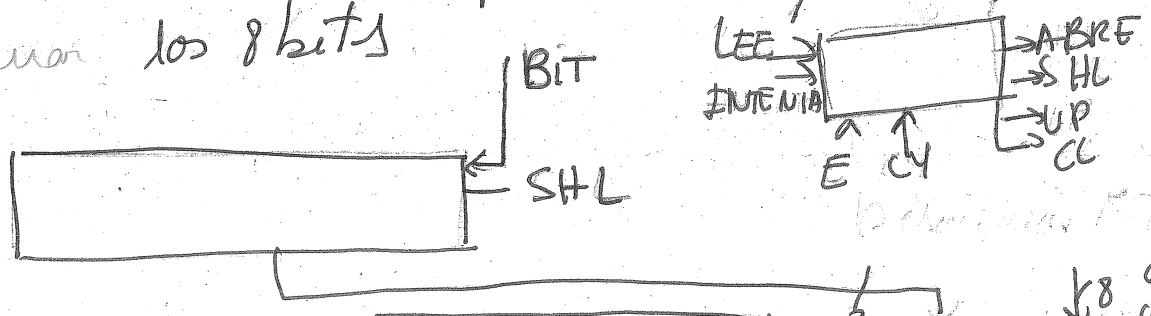
RESET → Nuevo sistema el estado inicial → no inducir en la corte

BIT → de la combinación  
LEE → para leer bit

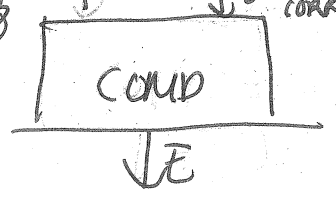
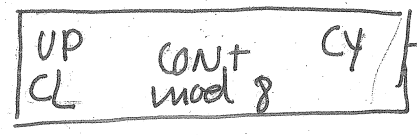
INTENTA → indica que se ha introducido la combinación y si es correcta se abre la caja

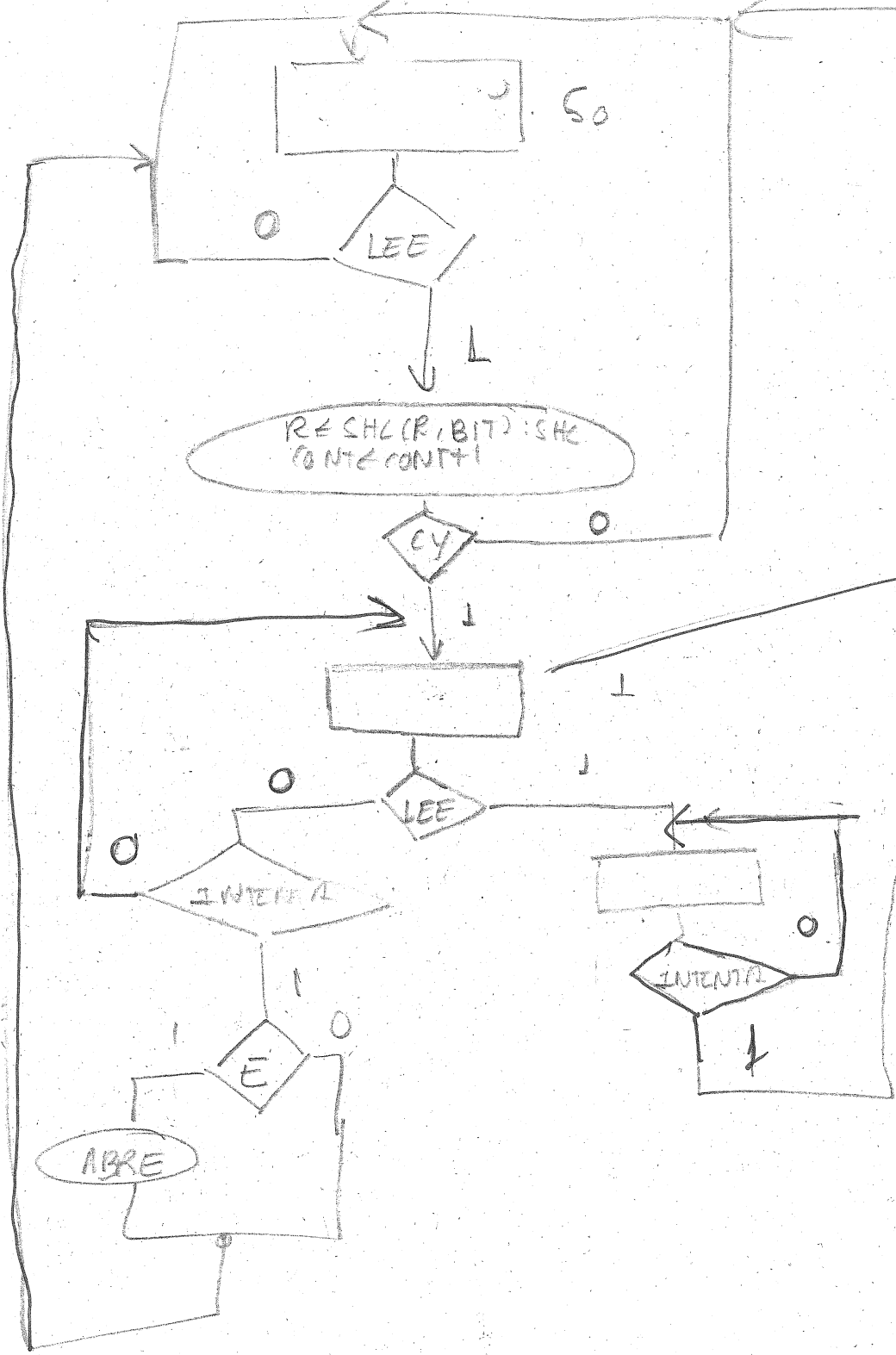
DISEÑAR unidad de datos

La unidad de datos debe poseer un registro para almacenar los 8 bits

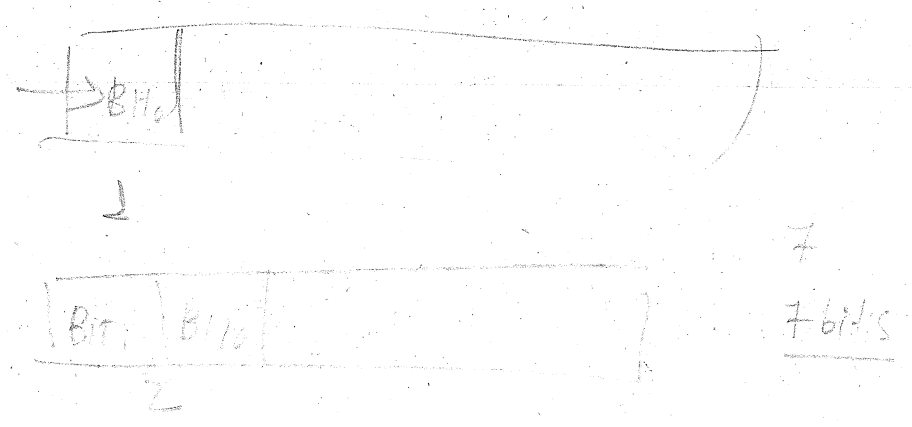


Y un cont



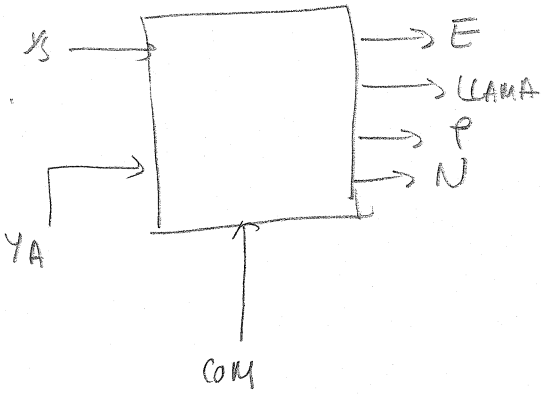


Aquí el cont está a dy tengo 8 bits dentro del registro



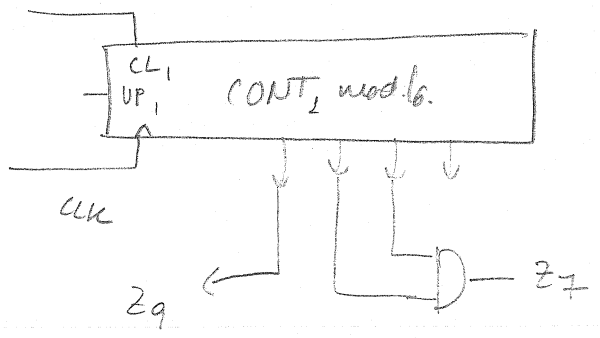
# PROBLEMA - 3e

PROVINCIALES  $\rightarrow$  7 dígitos  
 NACIONALES  $\rightarrow$  9 dígitos



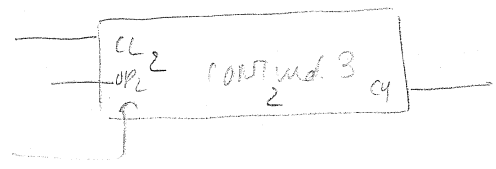
Cada dígito marcado llega en cada ciclo de reloj. En la unidad de datos se debe contabilizar si hay pasado 7 o 9 ciclos, se puede utilizar un CONT que nos diga si estamos en la vida correspondiente

Correspondiente

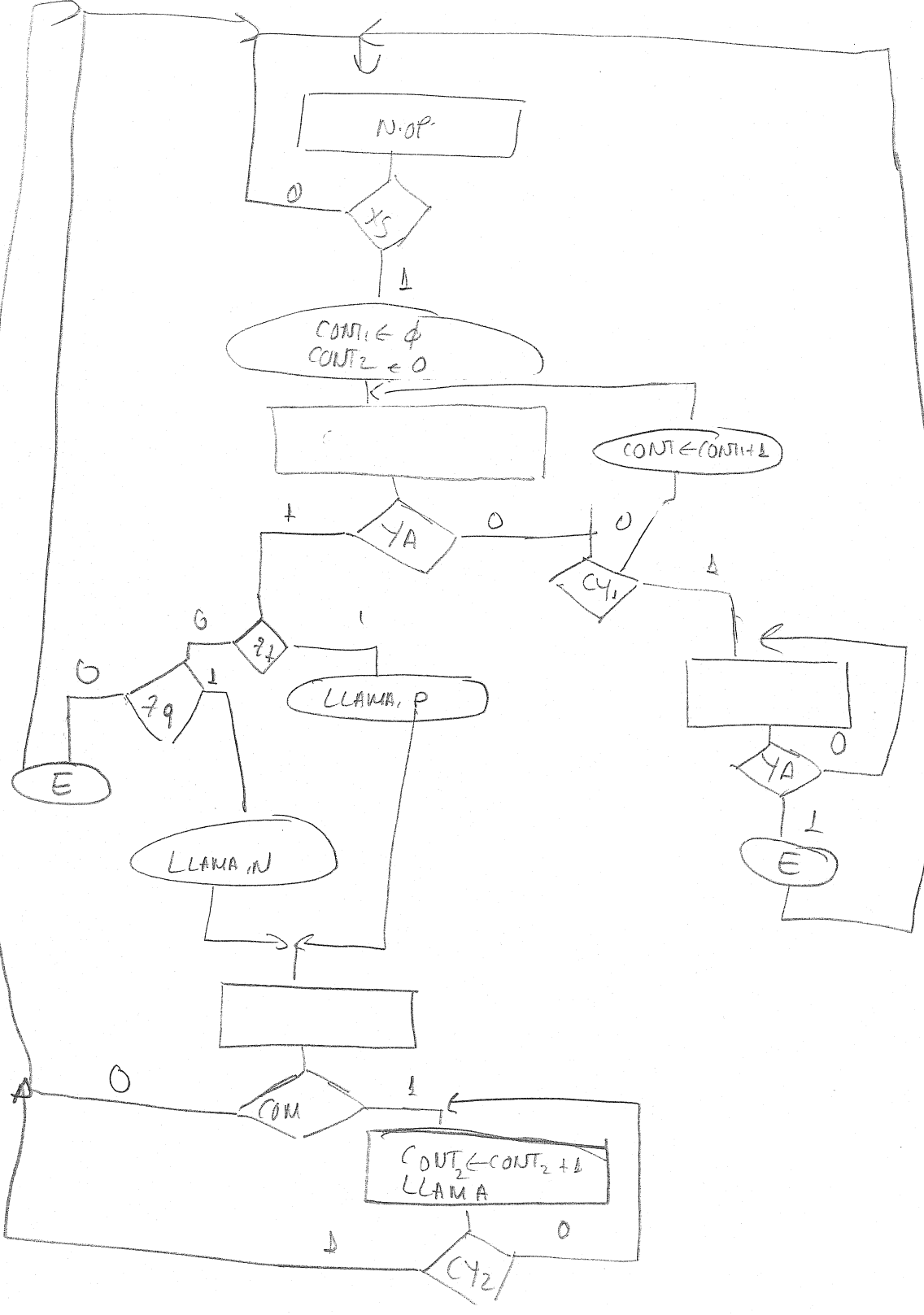


| CL UP |                 | OUT    |
|-------|-----------------|--------|
| 0 0   | CONT ← CONT     | [CONT] |
| 0 1   | CONT ← CONT + 1 | [CONT] |
| 1 x   | CONT ← φ        | [CONT] |

Utilizaremos un CONT mod. 3 para repetir el proceso de llamada 3 veces suponiendo que comienza



| CL |                 |
|----|-----------------|
| 0  | CONT ← CONT + 1 |
| 1  | CONT ← φ        |



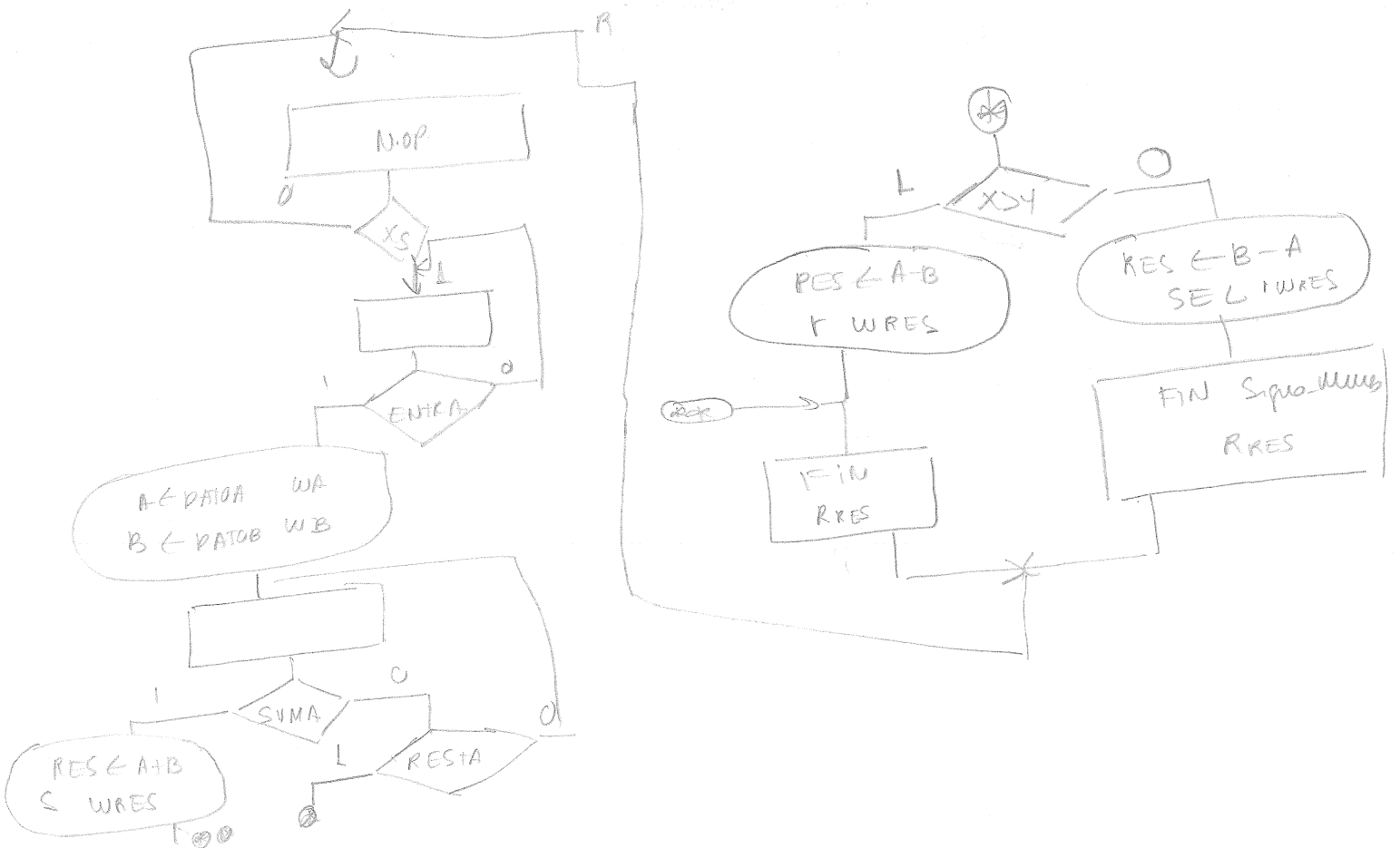
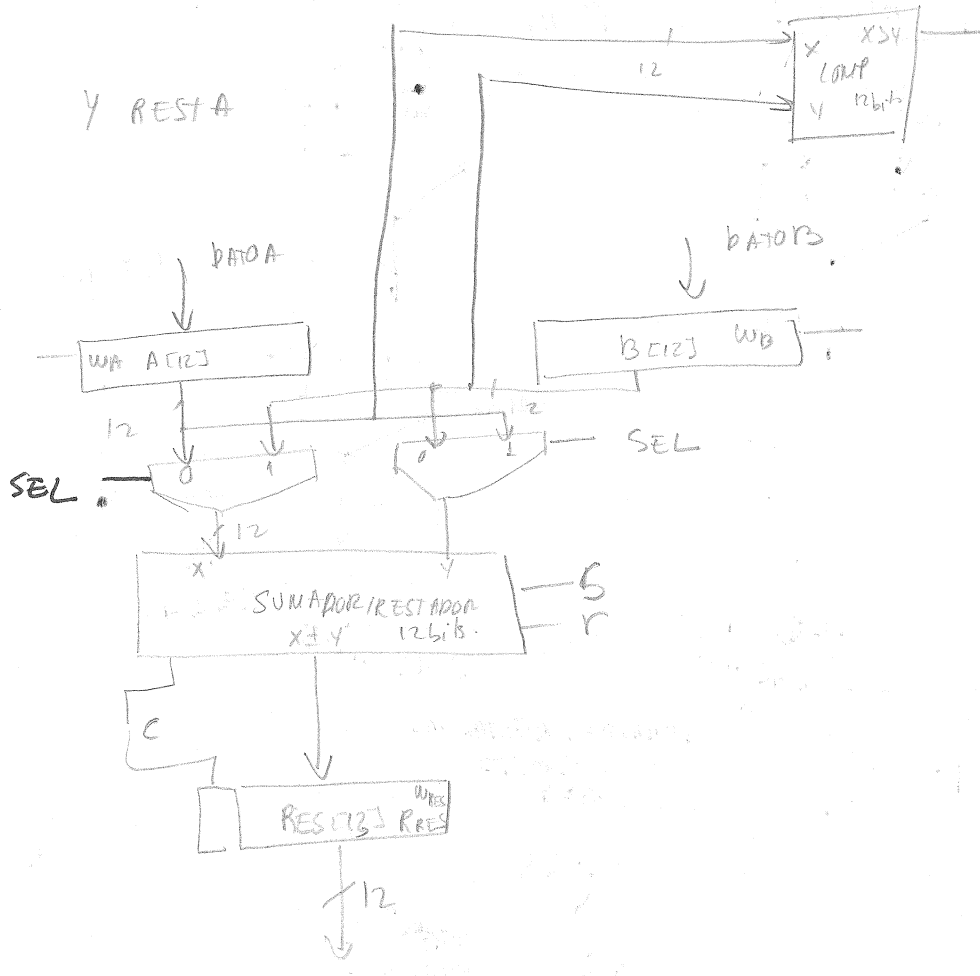
pad COM+ page  
 0 1  
 side 5 6  
 F-side 6 7



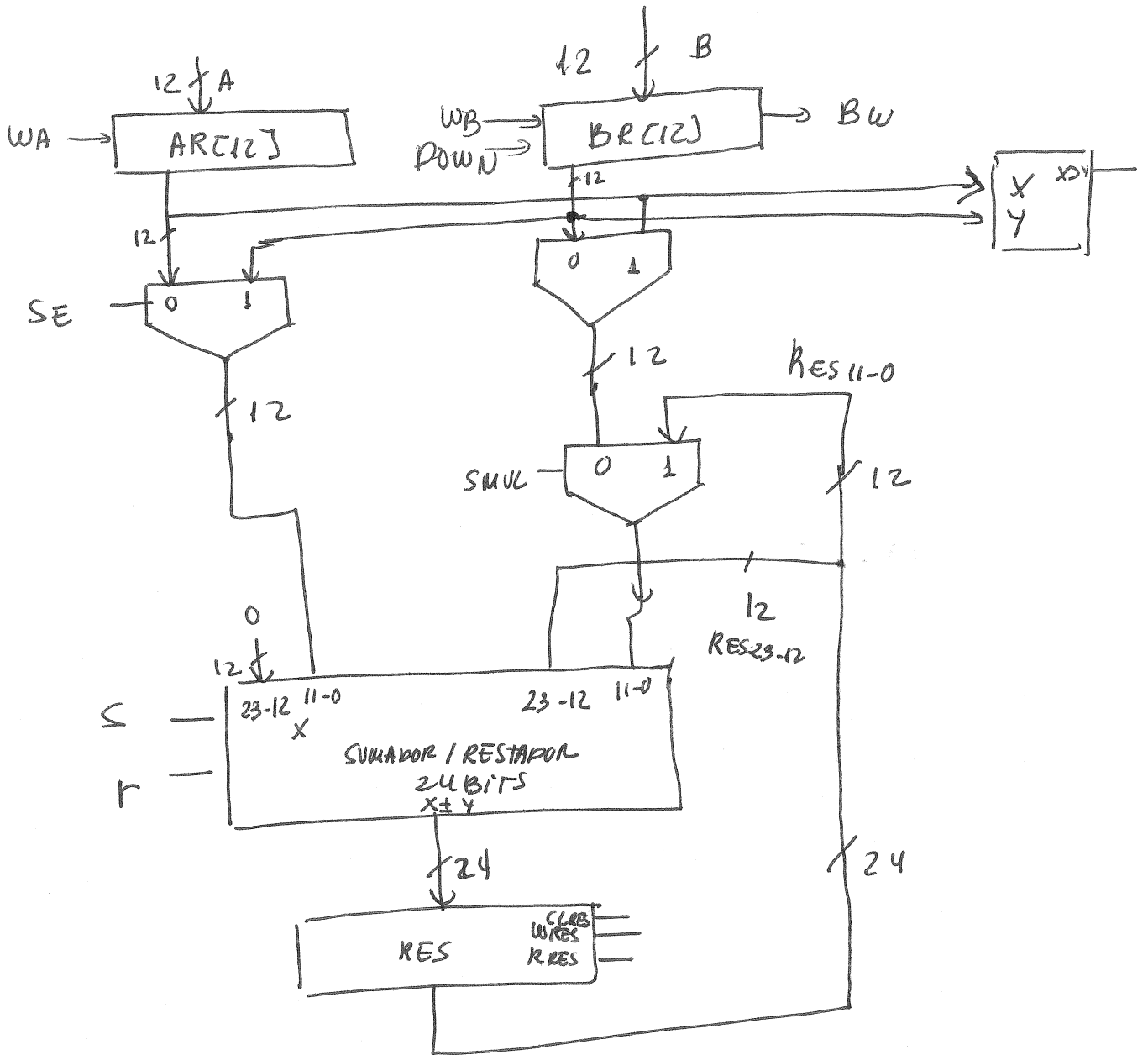
PROBLEMA 34

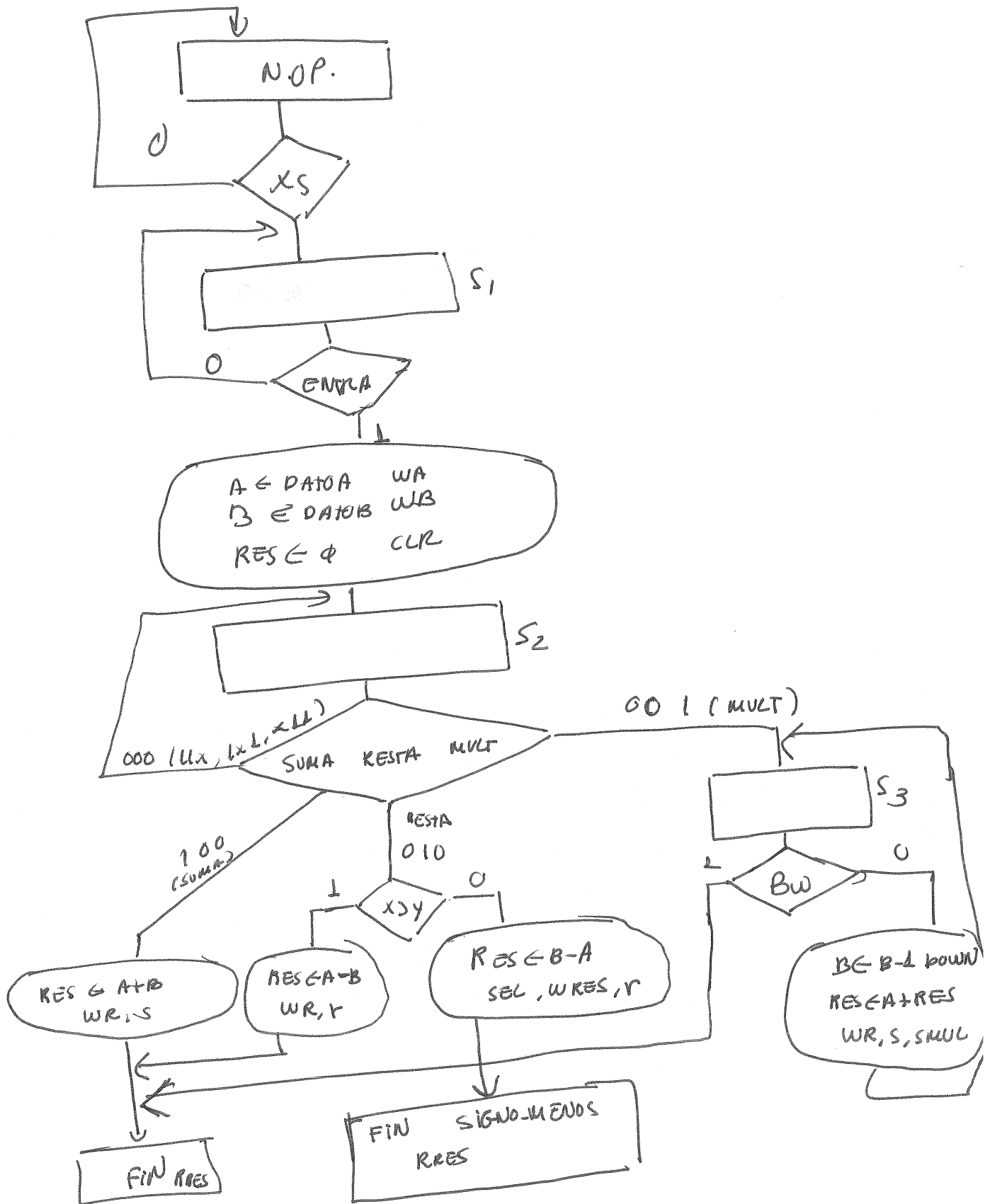
CALCULADORA QUE REALIZA SUMA, RESTA O MULTIPLICACION DE DOS DATOS DE ENTRADA SIN SIGNO DE 12 BITS

1) SUMA Y RESTA

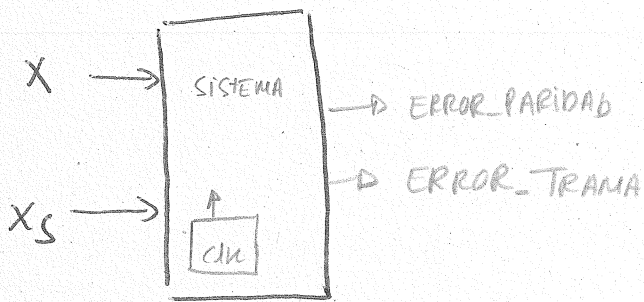


# 2) Admis MVL



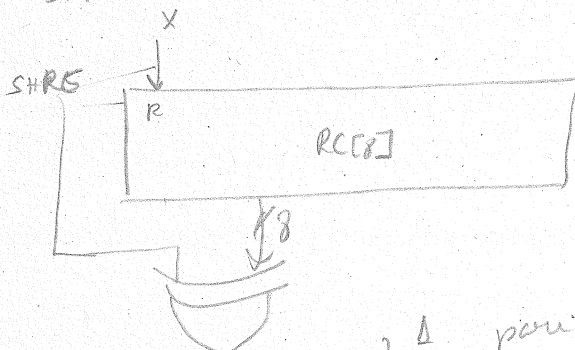






Unidad de datos

Es necesario el registro RCRES que nos permite almacenar el dato y que será un registro de desplazamiento de 8 bits



| SHRS | OPERACION      |
|------|----------------|
| 0    | RCRES          |
| 1    | RCRESHR(RC, X) |

$$P = \begin{cases} 1 & \text{paridad impar} \rightarrow \text{correcta} \\ 0 & \text{paridad par} \rightarrow \text{incorrecta} \end{cases}$$
 La paridad es impar o se puede utilizar un c.c. después de la paridad a la salida del registro

En este sistema también es necesario el uso de contadores. Se utilizarán 2

- Uno mod. 16 que sirve para contar el tiempo de ejecución de cada dato
- Otro mod. 8 que sirve en el periodo inicial de

