

# **Trabajos de Fundamentos de Computadores (ITIS)**

**Curso 2005/2006**

## **Objetivo.**

Los trabajos de la asignatura son voluntarios y tienen por objeto facilitar a los alumnos la obtención de un incremento en la nota. Este incremento puede ser como máximo de 1 punto y se aplica sobre la nota final de la asignatura.

## **Materia objeto del trabajo.**

Los trabajos serán adjudicados de forma individual a los alumnos que lo soliciten. Consistirán en el desarrollo de un tema teórico.

## **Fecha de entrega y documentación a aportar.**

Cada trabajo deberá ser acompañado de una memoria en la que se incluya:

- el desarrollo de los contenidos teóricos correspondientes
- una relación detallada de las fuentes consultadas ya sean de tipo bibliográfico o telemático
- una explicación acerca de cómo es tratado el tema en las referencias bibliográficas que se pidan en cada caso.

La fecha de entrega se le comunicará a cada alumno al retirar el trabajo.

## **Relación de alumnos y trabajos adjudicados**

Cada alumno de la lista tiene adjudicado un trabajo que se identifica por un número. En la lista que se muestra a continuación aparece el tema que corresponde a cada trabajo.

<b>Número del trabajo</b>	<b>Tema a desarrollar</b>	<b>Fecha máxima de entrega</b>	<b>Bibliografía a comentar</b>
1	Representación de números en punto flotante: - mantisa normalizada - mantisa no normalizada - números en doble precisión	23/12/05	La del Tema 1
2	Códigos alfanuméricos: El ASCII y sus variantes	23/12/05	La del Tema 1
3	Códigos alfanuméricos: El UNICODE	23/12/05	La del Tema 1
4	Códigos binarios no alfanuméricos: -detección de errores - corrección de errores	23/12/05	La del Tema 1
5	Aritmética binaria: - números con signo - números sin signo	23/12/05	La del Tema 1
6	Circuitos integrados: origen y evolución	23/12/05	La del Tema 3
7	Familias lógicas	23/12/05	La del Tema 3
8	Herramientas informáticas para el análisis de circuitos: - análisis lógico - análisis temporal	23/1/06	La del Tema 3
9	Herramientas informáticas para el diseño y optimización de circuitos	23/1/06	La del Tema 3
10	Dispositivos lógicos programables: PLA y PAL	23/1/06	La del Tema 4
11	Dispositivos lógicos programables: FPGA	23/1/06	La del Tema 4
12	Sumador con acarreo anticipado	23/1/06	La del Tema 5