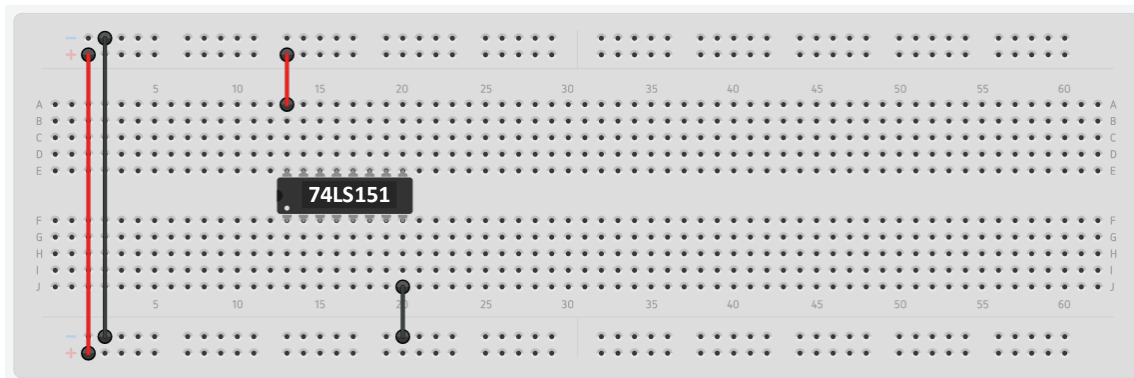


4. Esquema de conexiones para la realización de la función con el circuito 74LS151.



5. Procedimiento seguido para medir los tiempos de retraso.

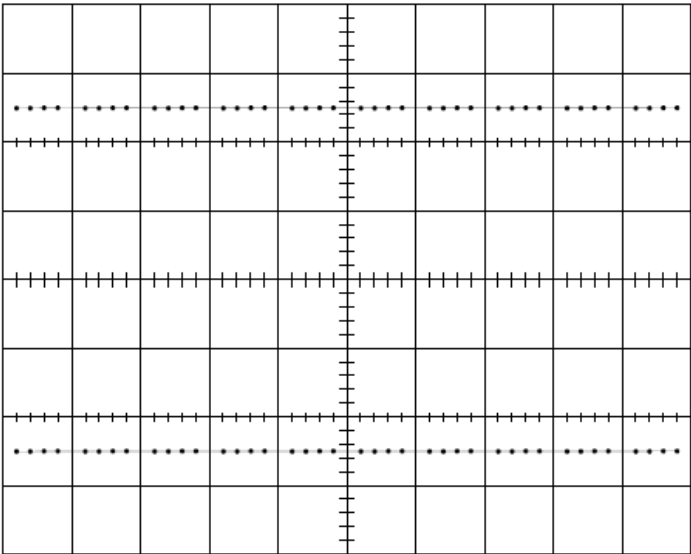
Práctica 1:
Plantilla de resultados del estudio experimental

Apellidos y Nombre:

Grupo y día:

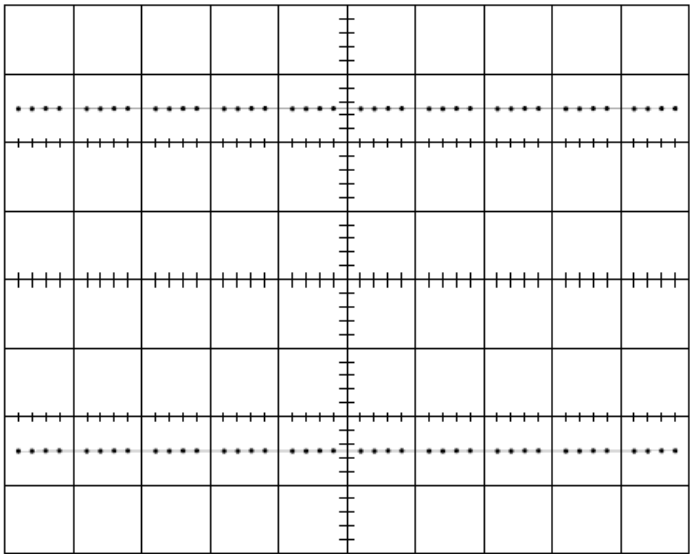
1. Tabla de verdad medida:

2. Medida del tiempo de retraso (T_{pLH}).



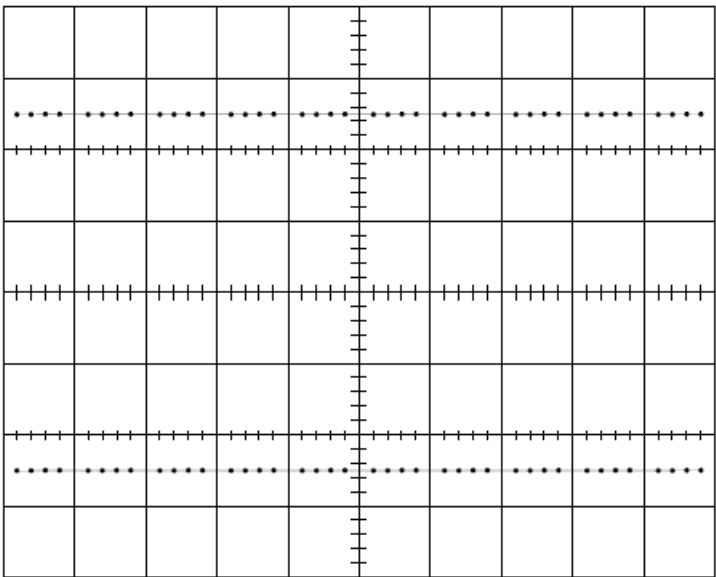
Eje de tiempos: s/div.
Eje de tensión: V/div.

3. Medida del tiempo de retraso (T_{pHL}).



Eje de tiempos: s/div.
Eje de tensión: V/div.

4. Regeneración de niveles lógicos.



$V_{IH} =$
 $V_{IL} =$
 $V_{OH} =$
 $V_{OL} =$

Eje de tiempos: s/div.
Eje de tensión: V/div.