

Tema 8. Ejercicio 1.

Implementar la parte combinacional con multiplexores.

Directamente a partir de las tablas de las funciones.

$K_1=0$ y $K_2=0$ por lo que no es necesario implementarlas.

Elegimos las entradas de selección para usar multiplexores simples.

q_1, q_2		x	
		0	1
00	0	0	
01	1	0	
11	-	0	
10	0	0	

J_1

r_0 r_1

$$r_0 = q_2$$

$$r_1 = 0$$

q_1, q_2			
		0	1
00	0	1	
01	-	0	
11	0	-	
10	0	1	

J_2

r_0 r_1

$$r_0 = x$$

$$r_1 = \emptyset$$

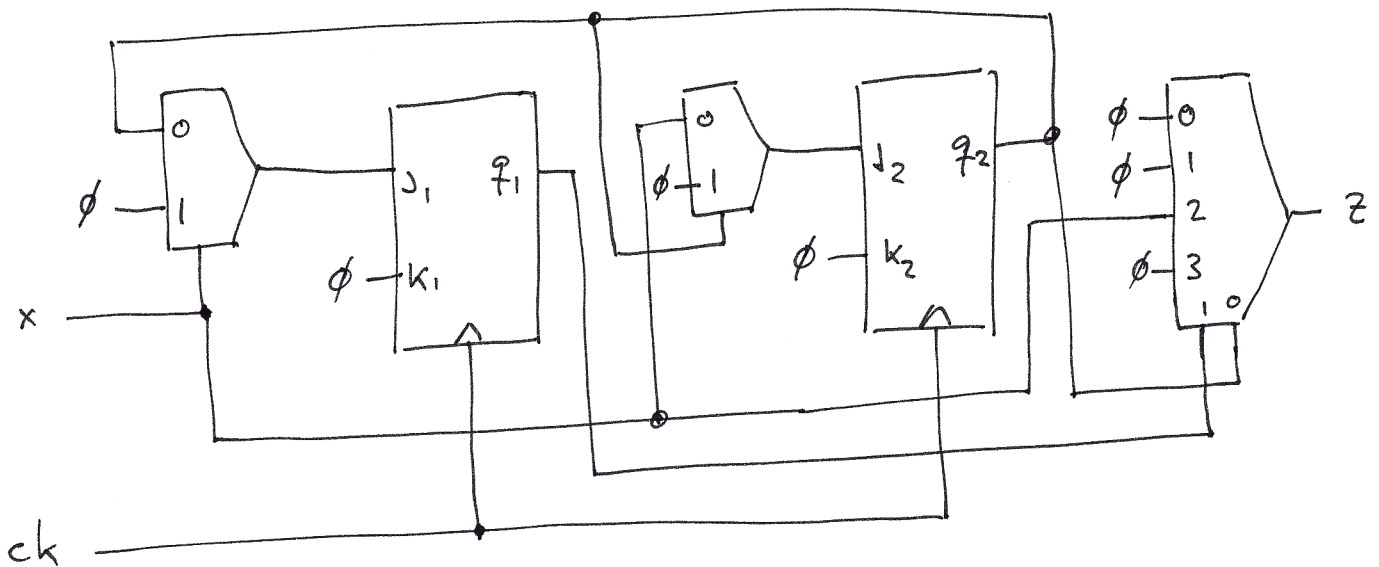
q_1, q_2			
		0	1
00	0	0	
01	0	0	
11	0	0	
10	0	1	

Z

r_0 r_1 r_3 r_2

$$r_0 = r_1 = r_3 = \emptyset$$

$$r_2 = x$$



Tema 8. Ejercicio 2

Implementación con biestables D y puertas

Partimos de la tabla de transición de estados / excitación

		x	
		0	1
q ₁ q ₂	00	00,0	01,0
	01	11,0	00,0
	11	10,0	01,0
	10	00,0	01,1

D₁, D₂, z

		x	
		0	1
q ₁ q ₂	00	0	0
	01	1	0
	11	1	0
	10	0	0

D₁

		x	
		0	1
q ₁ q ₂	00	0	1
	01	1	0
	11	0	1
	10	0	1

D₂

		x	
		0	1
q ₁ q ₂	00	0	0
	01	0	0
	11	0	0
	10	0	1

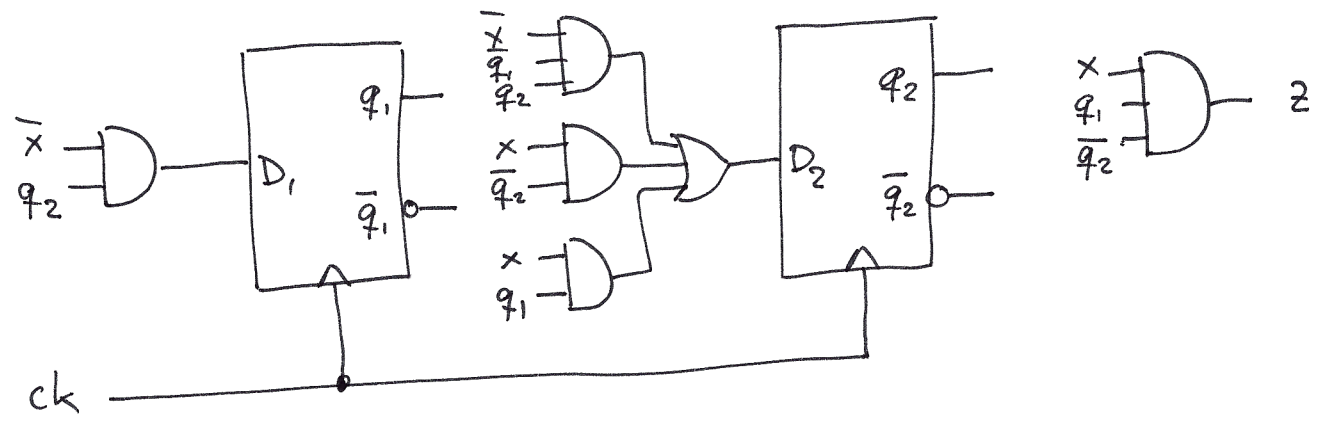
z

$$D_1 = \bar{x} q_2$$

$$D_2 = \bar{x} \bar{q}_1 q_2 + x \bar{q}_2 + x q_1$$

$$z = x q_1 \bar{q}_2$$

Usamos "conexiones por nombre" para simplificar el dibujo.



Tema 8. Ejercicio 2

Implementación con biestables D y multiplexores

q_1, q_2	$x=0$	$x=1$
00	0	0
01	1	0
11	1	0
10	0	0

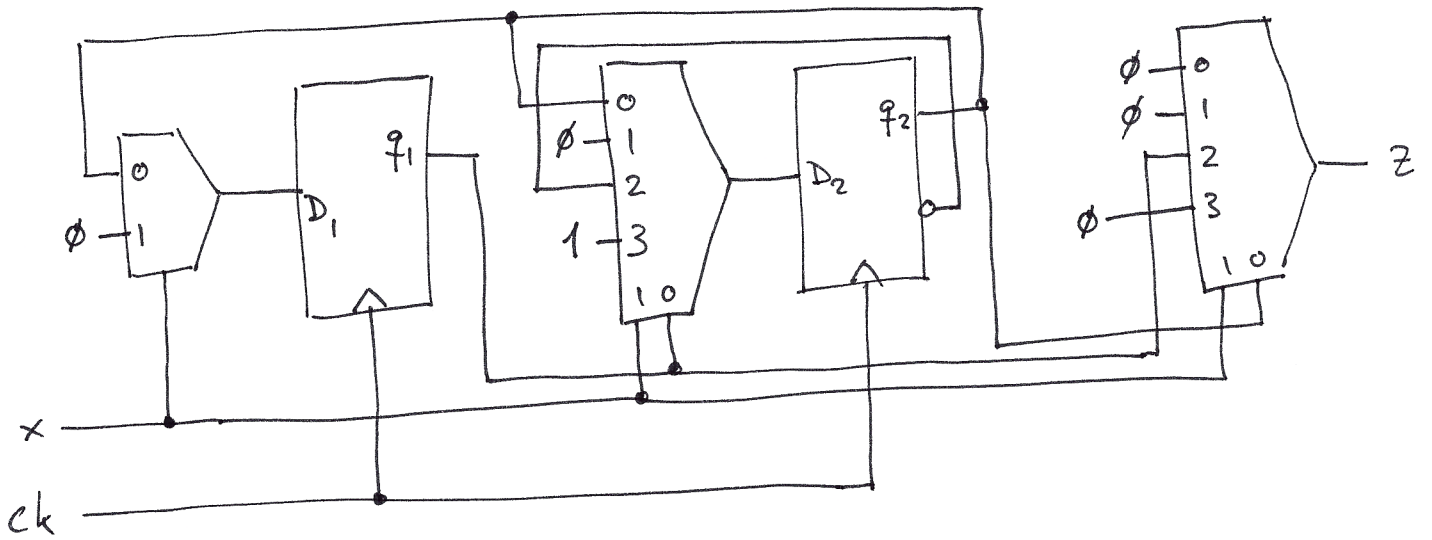
r_0 D_1 r_1

q_1, q_2	$x=0$	$x=1$
00	0	1
01	1	0
11	0	1
10	0	1

r_0 r_1 D_2 r_2 r_3

q_1, q_2	$x=0$	$x=1$
00	0	0
01	0	0
11	0	0
10	0	1

r_0 r_1 r_2 r_3 Z



Tema 8. Ejercicio 3

Completar el diseño de la MEF con biestables JK y puertas lógicas.

Partimos de la tabla de estados/salida.

S	x		z
	0	1	
A	A	B	0
B	C	B	0
C	D	B	0
D	A	E	0
E	C	B	1
NS			

Asignación de estados

Elegimos codificación con códigos adyacentes para estados consecutivos.

S	q ₁ q ₂ q ₃
A	000
B	001
C	011
D	010
E	110

Tabla de transición de estados/salida

A partir de la tabla de estados, sustituyendo los estados por sus códigos correspondientes

q ₁ q ₂ q ₃	x		z
	0	1	
000	000	001	0
001	011	001	0
011	010	001	0
010	000	110	0
110	011	001	1
q ₁ q ₂ q ₃			

Elección de biestables y tabla de excitación/salida

Elegimos JK. Necesitamos la tabla de excitación del b. JK

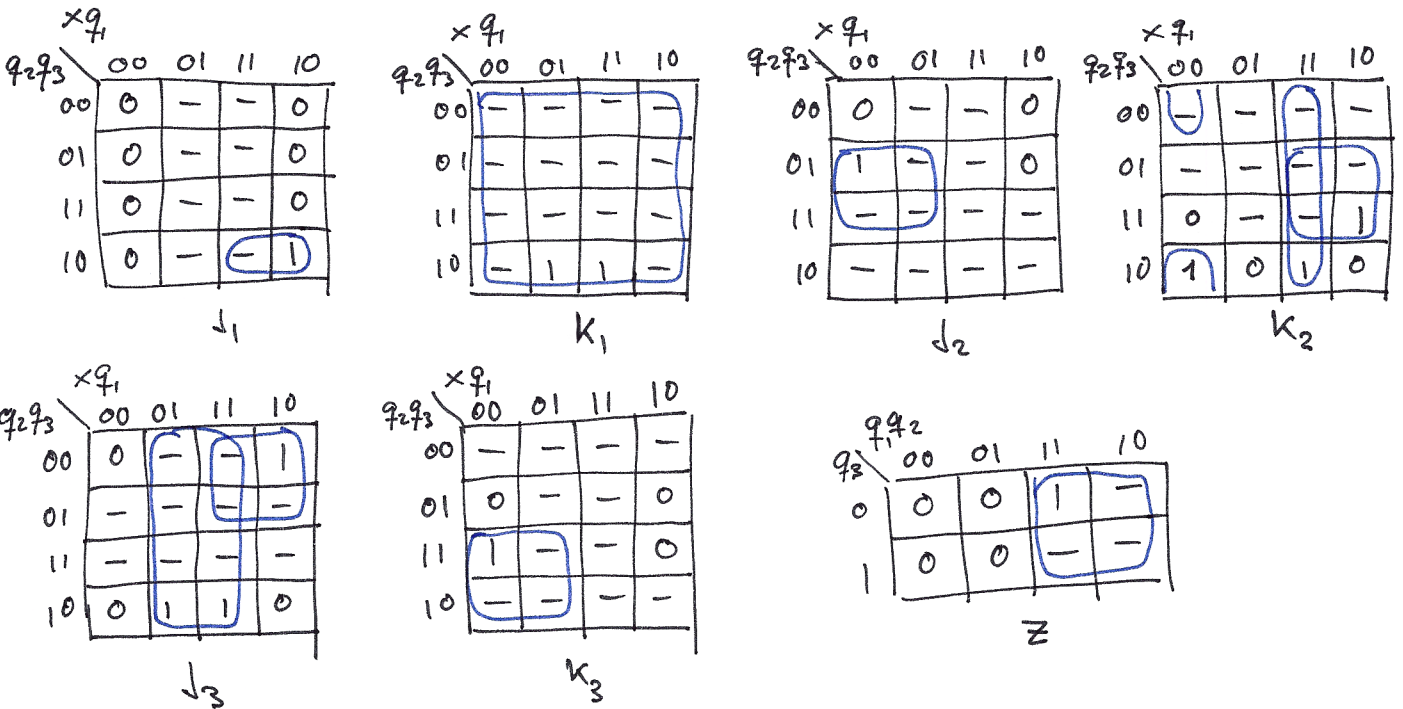
q	→ Q	JK
0	→ 0	0-
0	→ 1	1-
1	→ 0	-1
1	→ 1	-0

Sustituimos cada cambio de estado por la excitación (JK) correspondiente.

q ₁ q ₂ q ₃	x		z
	0	1	
000	0-, 0-, 0-	0-, 0-, 1-	0
001	0-, 1-, -0	0-, 0-, -0	0
011	0-, -0, -1	0-, -1, -0	0
010	0-, -1, 0-	1-, -0, 0-	0
110	-1, -0, 1-	-1, -1, 1-	1
J ₁ K ₁ , J ₂ K ₂ , J ₃ K ₃			

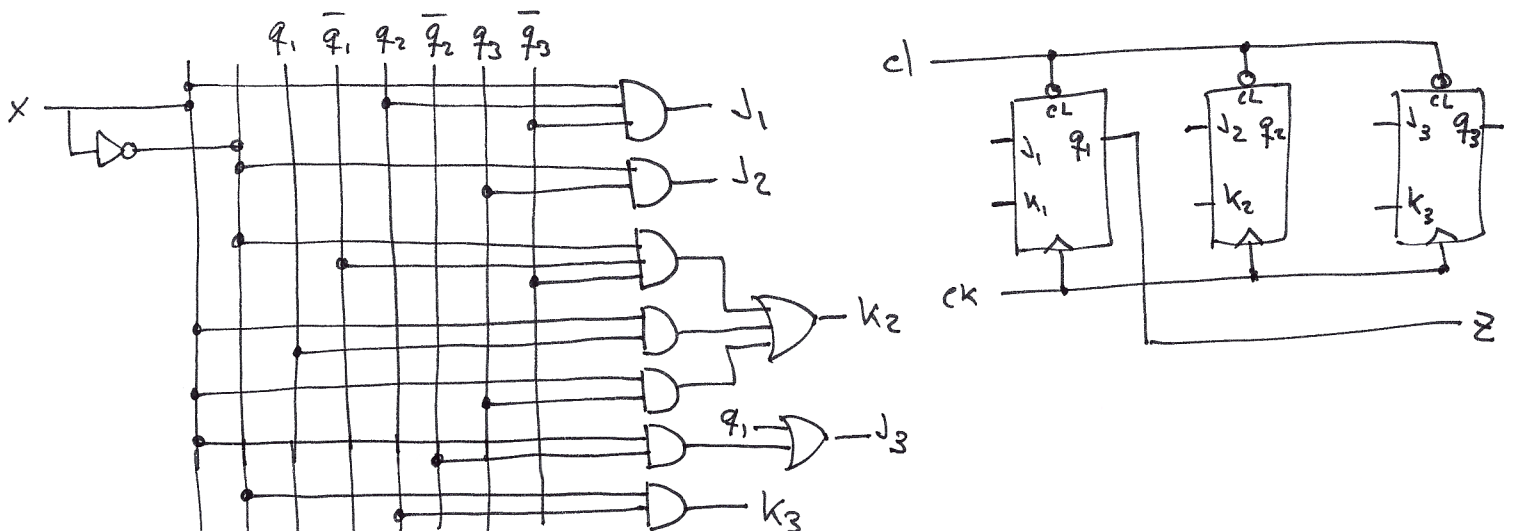
Ecuaciones de excitación

Extraemos los k-mapas de cada función de la tabla de excitación/salida. Completamos los códigos que faltan con inespecificaciones, ya que son estados no usados por la MEF.



Vamos a hacer el diseño solo con puertas NAND, por tanto buscamos sumas de productos mínimos.

$$\begin{array}{l|l|l|l}
 J_1 = x q_2 \bar{q}_3 & J_2 = \bar{x} q_3 & J_3 = q_1 + x \bar{q}_2 & Z = q_1 \\
 K_1 = 1 & K_2 = \bar{x} \bar{q}_1 \bar{q}_3 + x q_1 + x q_3 & K_3 = \bar{x} q_2 &
 \end{array}$$



Posibles estados de bloqueo

La señal de 'clear' asíncrono (CL) permite iniciar el sistema desde el estado A (0,00). Esto resuelve el problema de que la MEF quede "atrapada" en posibles estados de bloqueo introducidos por las imprecisiones. Para ver si esos estados existen necesitamos hacer el análisis de la MEF: obtener el diagrama de estados a partir de la implementación final.

Tabla de excitación (a partir de las ecuaciones)

x		z	
		0	1
q ₁ q ₂ q ₃	000	01, 01, 00	01, 00, 10
	001	01, 10, 00	01, 01, 10
	011	01, 10, 01	01, 01, 00
	010	01, 01, 01	11, 00, 00
	110	01, 00, 11	11, 01, 10
	111	01, 10, 11	01, 01, 10
	101	01, 10, 10	01, 01, 10
	100	01, 00, 10	01, 01, 10

$J_1 K_1, J_2 K_2, J_3 K_3$

Tabla de trans. estados/fal.

x		z	
		0	1
q ₁ q ₂ q ₃	000	000	001
	001	011	001
	011	010	001
	010	000	110
	110	011	001
	111	010	001
	101	011	001
	100	001	001

$Q_1 Q_2 Q_3$

q	jk			
	00	01	11	10
0	0	0	1	1
1	1	0	0	1

Q

Tabla de estados / salida

Asignamos los estados A a E igual que en la tabla original.

$q_1 q_2 q_3$	S
000	A
001	B
011	C
010	D
110	E
111	F
101	G
100	H

→

x	0	1
A	A	B
B	C	B
C	D	B
D	A	E
E	C	B
F	D	B
G	C	B
H	B	B

NS

Estados originales

Estados no asignados.

No hay estados de bloqueo: si la MEF cae por error en algún estado no asignado (F, G o H) pasará en el siguiente ciclo a un estado normal y continuará su operación normal.

Tema 8. Ejemplo 5. Análisis funcional MEF

Ecuaciones de excitación / salida

Consiste en analizar la parte combinatorial del circuito.

$$J_1 = \bar{x}q_2 \quad J_2 = x \quad z = xq_1$$

$$K_1 = 1 \quad K_2 = q_1$$

Tabla de excitación / salida

Directamente a partir de las ecuaciones de excitación, como cuando se pasa una expresión lógica a un k-mapa.

		x	
		0	1
q ₁ , q ₂	00	01, 00, 0	01, 10, 0
	01	11, 00, 0	01, 10, 0
	11	11, 01, 0	01, 11, 1
	10	01, 01, 0	01, 11, 1
		J ₁ K ₁ , J ₂ K ₂ , z	

		Jk			
		00	01	11	10
q	0	0	0	1	1
	1	1	0	0	1
		Q			

Tabla de transición de estados / salida

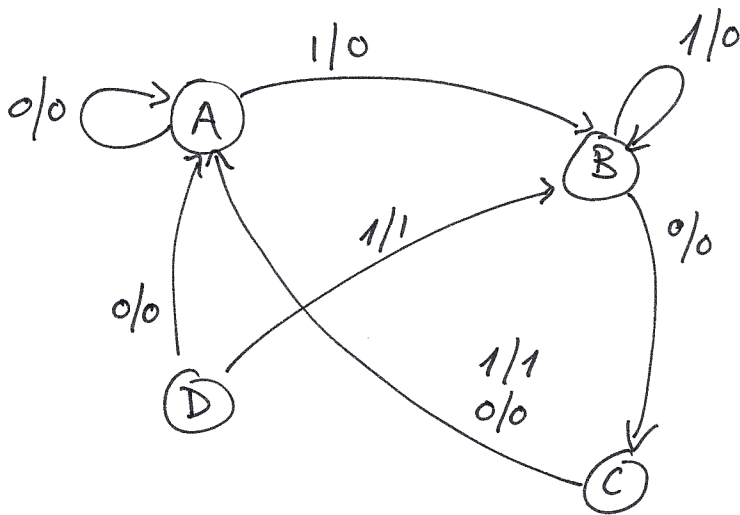
		x	
		0	1
q ₁ , q ₂	00	00, 0	01, 0
	01	11, 0	01, 0
	11	00, 0	00, 1
	10	00, 0	01, 1
		Q ₁ , Q ₂ , z	

q ₁ , q ₂	S
00	A
01	B
11	C
10	D

→

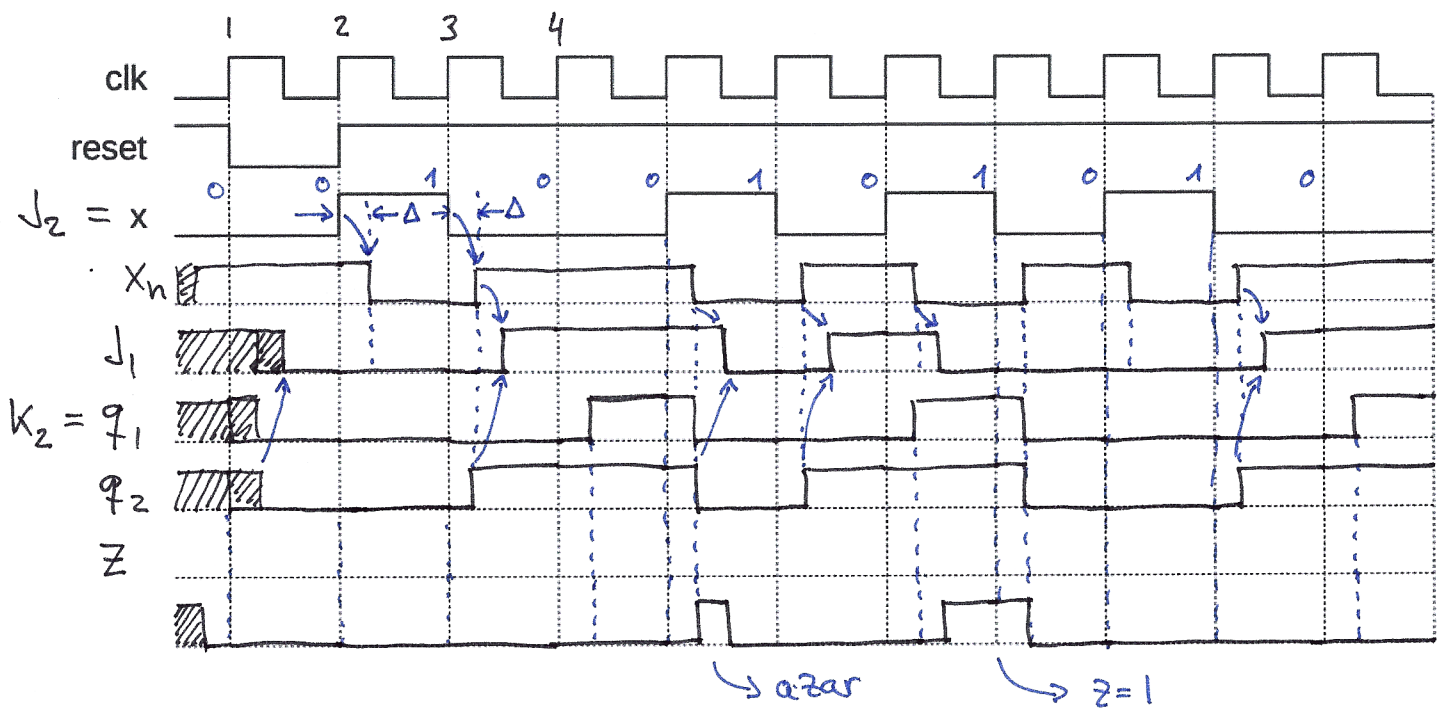
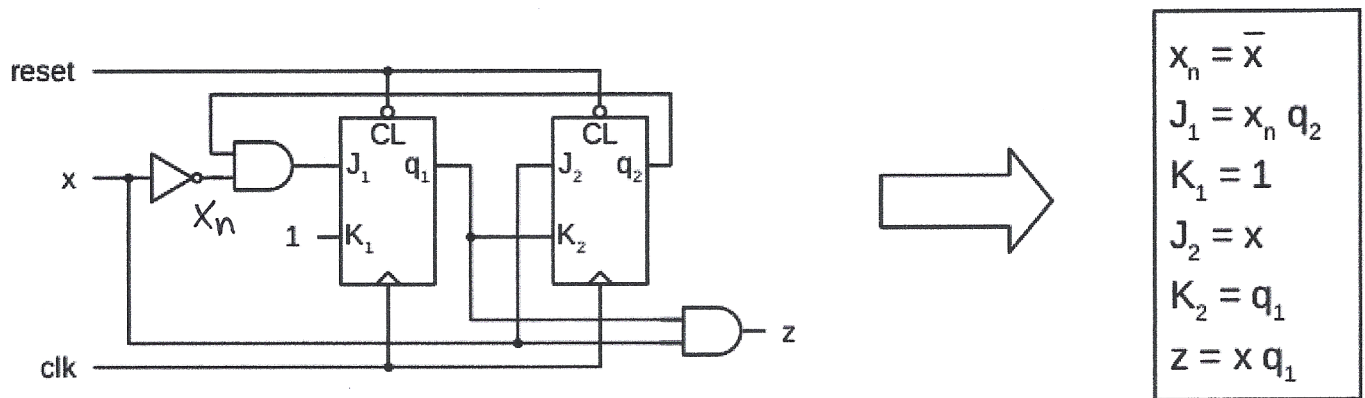
Tabla de estados / salida

		x	
		0	1
S	A	A, 0	B, 0
	B	C, 0	B, 0
	C	A, 0	A, 1
	D	A, 0	B, 1
		NS, z	

Diagrama de estados

- D es un estado aislado: ningún estado lleva a D.
D no es un estado de bloqueo.
- Si la entrada vale '0' todo el tiempo la máquina permanece en A con salida '0'.
- Para que la salida sea '1', partiendo de A, tiene que llegar la secuencia '101'. Es la secuencia de activ.
- El valor activo de la salida es '1'.
- Tras una secuencia '101' que activa la salida se necesita una nueva secuencia '101' para activarla: no hay solapamiento.
- X: 0001100101011100100
 S: AAAABBCABCAABBBCABC
 Z: 00000000001000000000

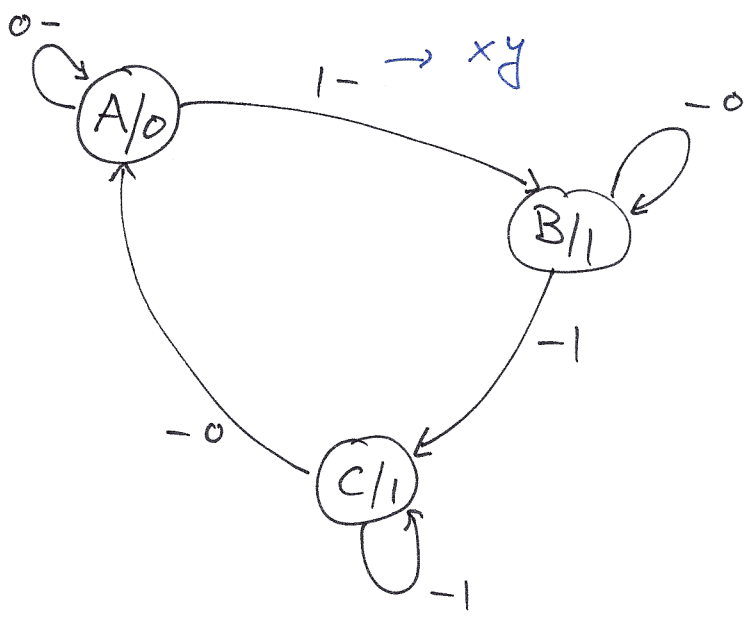
Tema 8. Ejemplo 6. Análisis Temporal



1. Dibujamos X_n a partir de x .
2. Aplicamos 'reset' y dibujamos q_1 y q_2 hasta el 3^{er} flanco activo.
3. Dibujamos J_1 hasta donde conocemos el valor de q_2
4. En el flanco activo 3 calculamos nuevos valores de q_1 y q_2 y los aplicamos con retraso Δ . Se mantendrán hasta el siguiente flanco activo del reloj. Repetimos 3 y 4 hasta completar el diagrama para J_1 , q_1 y q_2 .
5. Dibujamos z teniendo en cuenta los retrasos.

Tema 8. Ejercicio 5

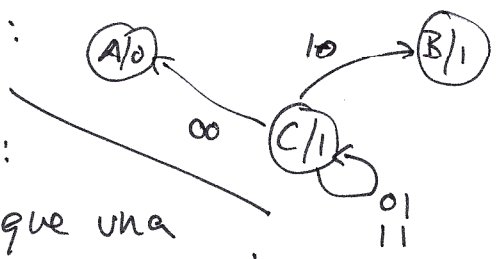
Barrera con sensor de obstáculos.



- A: cerrado. Esperando a que se pulse el botón (x).
- B: abierto. Esperando a que el vehículo llegue a la barrera (y=1)
- C: abierto. Esperando a que el vehículo abandone la barrera.

Notas:

- * "0-" significa "00" ó "01", "-1" significa "01" ó "11", etc.
- * El reloj del sistema es muy rápido para escala humana, lo que hace que algunas alternativas a la MEF sean imperceptibles. Por ejemplo:



* El estado inicial debe ser A:

A debe codificarse de forma que una señal de "reset" asíncrona lleve al sistema al estado A.

* ¿Qué ocurriría si un nuevo vehículo pulsa el botón mientras otro vehículo está pasando bajo la barrera? ¿Permanecerá la barrera abierta hasta que pase el segundo vehículo? Modifica el diagrama si es necesario.

Secuencia de estados operación básica

X: 0 0 1 1 1 1 0 0 0 0 0 0 0 0 0 0 0
 Y: 0 0 0 0 0 0 0 0 0 1 1 1 1 1 0 0 0 0
 S: A A A B B B B B B C C C C C A A A
 Z: 0 0 0 1 1 1 1 1 1 1 1 1 1 1 0 0 0

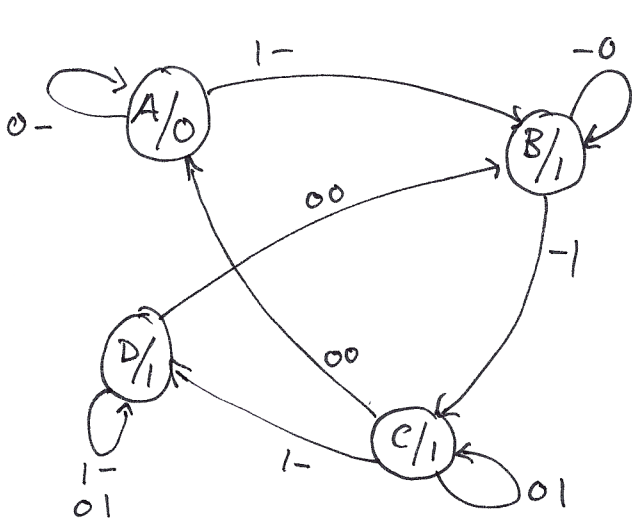
↓ abre la puerta
 se pulsa el botón
 ↓ se suelta el botón
 ↓ llega a la barrera
 ↓ cierra la puerta
 abandona la barrera

Secuencia de estados. Dos coches

X: 0 0 1 1 1 0 0 0 0 0 1 1 0 0 0 0 0 0 0 0
 Y: 0 0 0 0 0 0 0 1 1 1 1 1 1 0 0 0 1 1 0 0
 S: A A A B B B B C C C C C C C A A A A A
 Z: 0 0 0 1 1 1 1 1 1 1 1 1 1 1 0 0 0 0 0 0

↓ abre la puerta
 primer coche pulsa botón
 ↓ segundo coche pulsa el botón
 ↓ segundo coche suelta botón
 ↓ primer coche pasa
 ↓ cierra la puerta (segundo coche no pasa) → ¡crash!

Nueva versión: un coche pasando y otro en espera



- A: cerrado. Esperando botón
- B: abierto. Esperando llegada a barrera
- C: abierto. Coche bajo barrera
- D: abierto. Otro coche quiere pasar

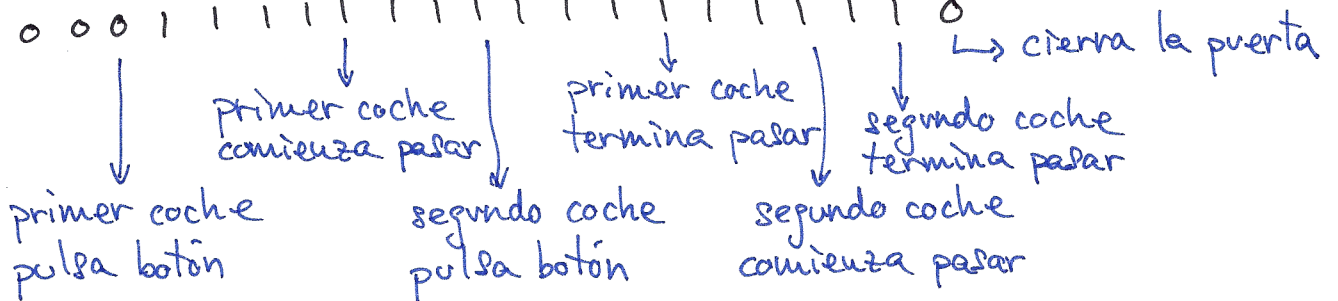
Secuencia de estados nueva versión

X: 0 0 1 1 1 0 0 0 0 0 1 1 0 0 0 0 0 0 0 0

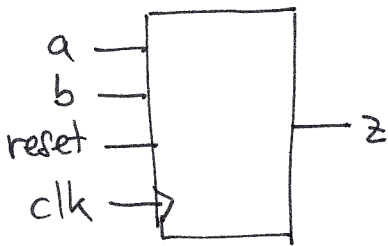
Y: 0 0 0 0 0 0 0 1 1 1 1 1 1 0 0 0 1 1 0 0

S: A A A B B B B C C C D D D D B B B C C A

Z: 0 0 0 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 0



Ejemplo 6. Sumador secuencial



Ejemplo: $A = 1010$
 $B = 0111 +$

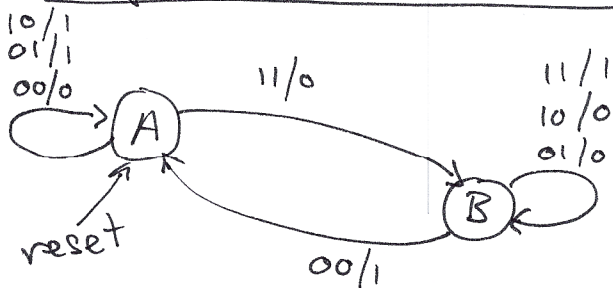
 10001

Secuencia de ejemplo (Mealy)

reset:	0	0	1	1	1	1	1	1	1	...	
a:	0	0	0	1	0	1	0	0	0	0	...
b:	0	0	1	1	1	0	0	0	0	0	...
z:	0	0	1	0	0	0	1	0	0	0	...

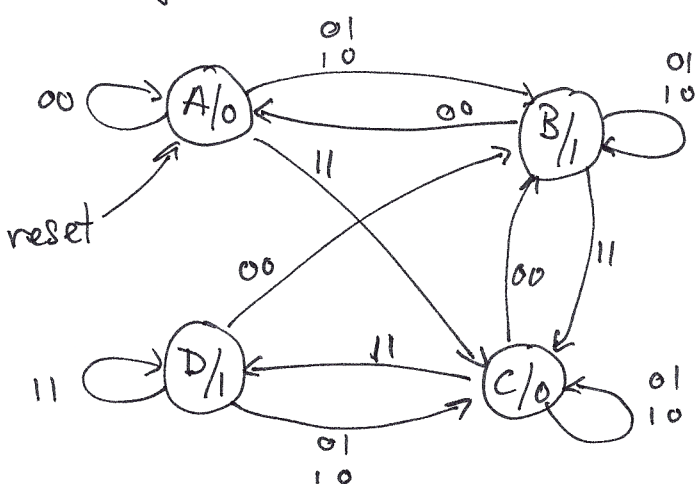
↓
 primera cifra
 (menos significativa)

Diagrama de estados (Mealy)



A: acarreo anterior = ϕ
 B: acarreo anterior = 1

Diagrama de estados (Moore)



A: suma = ϕ , acarreo = 1
 B: suma = 1, acarreo = ϕ
 C: suma = ϕ , acarreo = 1
 D: suma = 1, acarreo = 1

Implementación biestables JK y puertas (Mealy)

Tabla de estados / salida

	ab			
S	00	01	11	10
A	A ₀	A ₁	B ₀	A ₁
B	A ₁	B ₀	B ₁	B ₀

NS, z

Tabla de trans. estados / salida

	ab			
q	00	01	11	10
0	0,0	0,1	1,0	0,1
1	0,1	1,0	1,1	1,0

Q, z

Tabla de excitación / salida

	ab			
q	00	01	11	10
0	0-,0	0-,1	1-,0	0-,1
1	-1,1	-0,0	-0,1	-0,0

JK, z

q → Q	JK
0 → 0	0-
0 → 1	1-
1 → 0	-1
1 → 1	-0

Ecuaciones de excitación / salida

	ab			
q	00	01	11	10
0	0	0	1	0
1	-	-	-	-

J
J = a b

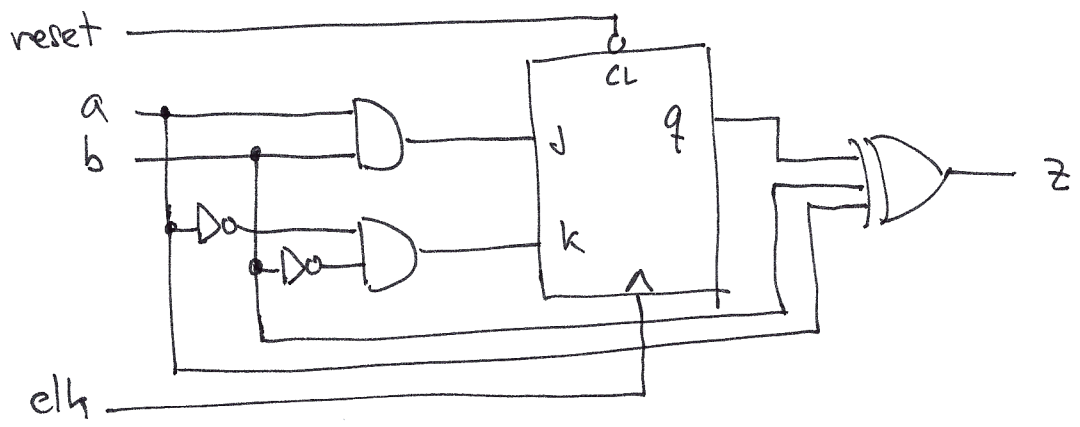
	ab			
q	00	01	11	10
0	-	-	-	-
1	1	0	0	0

K
K = $\bar{a}\bar{b}$

	ab			
q	00	01	11	10
0	0	1	0	1
1	1	0	1	0

z
z = a ⊕ b ⊕ q

Circuito



Implementación biestables D y multiplexores (Moore)

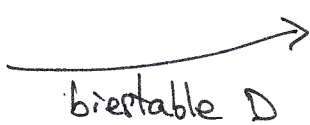
Tabla de estados/salida

	ab				
S	00	01	11	10	Z
A	A	B	C	B	0
B	A	B	C	B	1
C	B	C	D	C	0
D	B	C	D	C	1
	NS				

Tabla de trans. estados/salida

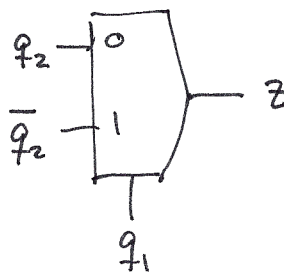
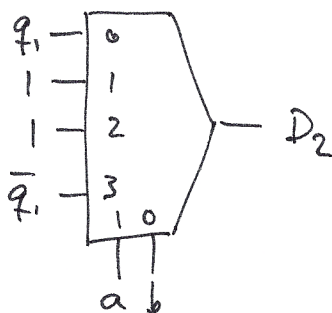
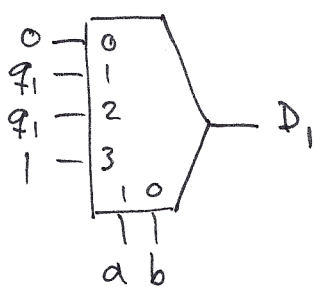
	ab				
q_1, q_2	00	01	11	10	Z
(A) 00	00	01	11	01	0
(B) 01	00	01	11	01	1
(C) 11	01	11	10	11	0
(D) 10	01	11	10	11	1

Tabla de excitación/salida



biestable D

- Se observa que D_1, D_2 no dependen de q_2 : $D_{1,2} = f(a, b, q_1)$



Circuito

